

## 1.- DATOS DE LA ASIGNATURA

Nombre de la asignatura: <b>Electrónica Digital I</b>
Carrera: <b>Ingeniería Electrónica</b>
Clave de la asignatura: <b>ECC-0416</b>
Horas teoría-horas práctica-créditos <b>4-2-10</b>

## 2.- HISTORIA DEL PROGRAMA

<b>Lugar y fecha de elaboración o revisión</b>	<b>Participantes</b>	<b>Observaciones (cambios y justificación)</b>
Instituto Tecnológico de Orizaba, del 25 al 29 de agosto del 2003.	Representante de las academias de ingeniería electrónica de los Institutos Tecnológicos.	Reunión Nacional de Evaluación Curricular de la Carrera de Ingeniería Electrónica.
Institutos Tecnológicos de Durango, Saltillo Mérida y Mexicali, de septiembre a noviembre del 2003	Academias de Ingeniería Electrónica.	Análisis y enriquecimiento de las propuestas de los programas diseñados en la reunión nacional de evaluación
Instituto Tecnológico de Mexicali, del 23 al 27 de febrero 2004	Comité de consolidación de la carrera de Ingeniería Electrónica.	Definición de los programas de estudio de la carrera de Ingeniería Electrónica.

## 3.- UBICACIÓN DE LA ASIGNATURA

### a). Relación con otras asignaturas del plan de estudio

<b>Anteriores</b>	
<b>Asignaturas</b>	<b>Temas</b>

<b>Posteriores</b>	
<b>Asignaturas</b>	<b>Tema</b>
Electrónica digital II	- Lógica secuencial - Memorias - Unidad aritmética y lógica - Puertos de Entrada y Salida - Unidad de Control

## b). Aportación de la asignatura al perfil del egresado

Le permite analizar, diseñar y construir sistemas digitales combinacionales y secuenciales asíncronos.

## 4. OBJETIVO (S) GENERAL (ES) DEL CURSO.

El alumno analizará y diseñará sistemas digitales combinacionales y secuenciales asíncronos, así como el uso de dispositivos lógicos programables.

## 5. TEMARIO

Unidad	Temas	Subtemas
1	Fundamentos de sistemas digitales y numéricos	1.1 Fundamentos de los sistemas digitales 1.1.1 Señales análogas y digitales 1.1.2 Relación entre los sistemas análogos y los sistemas digitales 1.2 Sistemas numéricos y códigos 1.2.1 Sistemas numéricos 1.2.1.1 Bases numéricas 1.2.1.2 Conversión entre bases 1.2.1.3 Operaciones con las diferentes bases 1.2.2 Códigos 1.2.2.1 Numéricos 1.2.2.2 Alfanuméricos 1.2.2.3 Detección y corrección de error
2	Álgebra booleana, compuertas y familias lógicas	2.1 Compuertas lógicas 2.1.1 Tablas de verdad 2.1.2 Compuertas simples 2.1.3 Compuertas compuestas 2.2 Álgebra booleana y teoremas de DeMorgan 2.2.1 Teoremas 2.2.2 Leyes 2.2.3 Postulados 2.2.4 Minimización de funciones de circuitos 2.3 Familias lógicas 2.3.1 TTL 2.3.2 CMOS

## 5. TEMARIO (Continuación)

Unidad	Temas	Subtemas
3	Lógica combinacional	<ul style="list-style-type: none"> <li>3.1 Minitérminos y maxitérminos</li> <li>3.2 Universalidad de las compuertas</li> <li>3.3 Minimización de funciones                             <ul style="list-style-type: none"> <li>3.3.1 Karnaugh</li> <li>3.3.2 Quine-Mccluskey (apoyo computacional)</li> </ul> </li> <li>3.4 Implementación de circuitos combinacionales con SSI                             <ul style="list-style-type: none"> <li>3.4.1 sumador, restador, comparador, complemento a dos, multiplicador</li> </ul> </li> <li>3.5 Implementación de circuitos combinacionales con MSI                             <ul style="list-style-type: none"> <li>3.5.1 Circuitos aritméticos</li> <li>3.5.2 Multiplexores                                     <ul style="list-style-type: none"> <li>3.5.2.1 Directo</li> <li>3.5.2.2 Una variable residual</li> <li>3.5.2.3 Dos variable residual</li> </ul> </li> <li>3.5.3 Demultiplexores</li> <li>3.5.4 Decodificadores</li> <li>3.5.5 Codificadores</li> <li>3.5.6 Display's</li> </ul> </li> </ul>
4	Dispositivos lógicos programables	<ul style="list-style-type: none"> <li>4.1 Tipos                             <ul style="list-style-type: none"> <li>4.1.1 Características</li> <li>4.1.2 Funcionamiento</li> </ul> </li> <li>4.2 Programación HDL (utilizar el software específico para el programador universal)                             <ul style="list-style-type: none"> <li>4.2.1 Lenguaje de descripción de hardware (HDL)</li> <li>4.2.2 Fundamentos de lenguaje HDL</li> <li>4.2.3 Elementos del lenguaje</li> <li>4.2.4 Declaraciones básicas</li> </ul> </li> <li>4.3 Implementación de circuitos combinacionales con PLD's</li> </ul>

## 5.- TEMARIO (Continuación)

Unidad	Temas	Subtemas
5	Lógica secuencial asíncrona	5.1 Fundamentos de elementos secuenciales 5.1.1 tipos, características y funcionamiento 5.1.2 Flip-Flop 5.1.2.1 R-S 5.1.2.2 T 5.1.2.3 D 5.1.2.4 J-K 5.1.3 tipos de pulsos de reloj 5.1.4 conversiones entre flip-flops 5.1.5 contadores

## 6.- APRENDIZAJES REQUERIDOS

- Habilidad de lectura y comprensión de textos en inglés
- Destreza en el manejo de equipo de medición
- Habilidad en un lenguaje de programación
- Habilidad en metodologías de investigación documental
- Destreza en uso de técnicas de comunicación humana (trabajo en equipo)

## 7.- SUGERENCIAS DIDÁCTICAS

- Estimular al alumno al desarrollo de su pensamiento lógico y creativo
- Propiciar la investigación mediante la búsqueda y selección de los temas del curso
- Diseñar prácticas para que el alumno las desarrolle en el laboratorio y solicitar el informe correspondiente
- Estimular la participación en clase
- Fomentar el uso de software en el diseño de sistemas digitales
- Promover la solución de problemas referentes a temas vistos en clase
- Estimular la formación de comunidades de aprendizaje (trabajo en equipo)
- Fomentar en la academia la generación de proyectos integrales de las materias de Electrónica digital I, II y microprocesadores y microcontroladores, finalizando en esta última.
- Coordinar la búsqueda y selección documental de temas para la elaboración de anteproyecto

## 8.- SUGERENCIAS DE EVALUACIÓN

- Revisar los reportes y actividades realizadas en el laboratorio de acuerdo con un formato previamente establecido<sup>1</sup>
- Aplicar exámenes escritos considerando que no sea el factor decisivo para la acreditación del curso
- Considerar la participación en las actividades programadas en la materia:
  - Participación en clase
  - Cumplimiento de tareas y ejercicios
  - Exposición de temas
  - Asistencia
  - Paneles
  - Participación en congresos o concursos
- Propiciar la realimentación continua de los temas vistos
- Considerar el desempeño integral del alumno
- Revisar el desarrollo de la investigación documental

## 9.- UNIDADES DE APRENDIZAJE

### Unidad 1: Fundamentos de sistemas digitales y numéricos

<b>Objetivo Educativo</b>	<b>Actividades de Aprendizaje</b>	<b>Fuentes de Información</b>
El estudiante conocerá las bases de las señales analógicas y digitales	<ul style="list-style-type: none"><li>• Buscar y seleccionar información general de los sistemas y códigos numéricos</li><li>• Diferenciar entre señales analógicas y digitales</li></ul>	1
Aplicará las propiedades de los sistemas numéricos en operaciones numéricas básicas y códigos	<ul style="list-style-type: none"><li>• Realizar ejercicios de conversión entre sistemas numéricos.</li><li>• Realizar operaciones aritméticas básicas con sistemas numéricos.</li><li>• Realizar representaciones con los códigos</li><li>• Identificar los códigos 8421, ASCII, BCD, UNICODE, GRAY, CRC, paridad.</li></ul>	3 5

## Unidad 2: Álgebra booleana, compuertas y familias lógicas

Objetivo Educativo	Actividades de Aprendizaje	Fuentes de Información
Aplicará el álgebra booleana en la minimización de funciones lógicas y conocerá las familias lógicas.	<ul style="list-style-type: none"> <li>• Buscar y seleccionar información general acerca del álgebra booleana, compuertas y familias lógicas</li> <li>• Identificar y comparar las familias lógicas</li> <li>• Realizar demostraciones de teoremas de Demorgan y Boole y postulados.</li> <li>• Realizar reducciones de funciones lógicas</li> </ul>	1
		2
		3
		4
		7

## Unidad 3: Lógica combinacional

Objetivo Educativo	Actividades de Aprendizaje	Fuentes de Información
Diseñará y construirá circuitos combinacionales, mediante dispositivos SSI y MSI	<ul style="list-style-type: none"> <li>• Buscar y seleccionar información general acerca de circuitos combinacionales.</li> <li>• Realizar reducciones de funciones lógicas</li> <li>• Representar funciones lógicas con miniterminos y maxiterminos</li> <li>• Diseñar y construir circuitos combinacionales usando dispositivos SSI y MSI.</li> </ul>	3
		2
		5
		7
		9

## Unidad 4: Dispositivos lógicos programables

Objetivo Educativo	Actividades de Aprendizaje	Fuentes de Información
Aplicará dispositivos PLD's en circuitos de lógica combinacional.	<ul style="list-style-type: none"> <li>• Buscar y seleccionar información acerca de PLD's y lenguaje de programación</li> <li>• Aplicar las técnicas de diseño en la implementación de sistemas combinacionales utilizando PLD's.</li> <li>• Aplicar las técnicas de programación de PLD's basado en el software disponible.</li> <li>• Simular y programar los PLD's para la implementación de circuitos de lógica combinacional utilizando la paquetería de software seleccionada.</li> </ul>	1
		4
		6
		8
		9

## Unidad 5: Lógica secuencial asíncrona

Objetivo Educativo	Actividades de Aprendizaje	Fuentes de Información
Analizará y diseñara circuitos secuenciales asíncronos	<ul style="list-style-type: none"><li>• Buscar y seleccionar información acerca de los dispositivos secuenciales asíncronos</li><li>• Comparar los circuitos combinacionales y secuenciales</li><li>• Analizar y diseñar circuitos secuenciales asíncronos</li></ul>	1 2 3 4 7 9

### 10.- FUENTES DE INFORMACION

1. Floyd, *Fundamentos de sistemas digitales*, Ed. Prentice Hall edición mas reciente
2. R. J. Tocci, *Sistemas digitales, Principios y aplicaciones*, Ed. Prentice Hall
3. Morris Mano, *Lógica digital y diseño de computadoras*, Ed. Prentice Hall
4. Acha, Castro, Pérez y Rioseras, *Electrónica digital, Introducción a la lógica digital, teoría , problemas y simulación*, Ed. Alfaomega
5. William Fletcher, *An Engineering aproach to digital design*, Ed. Prentice Hall
6. John F. Wakerly, *Diseño digital, principios y prácticas*
7. *Manuales de datos TTL y CMOS* (Texas Instruments)
8. *Manuales de datos PLD's*
9. *Manuales de software de aplicación (Simulación, Aplicación y Programación de PLD's)*

## 11.- PRACTICAS

- Construcción de circuitos para comprobar la tabla de verdad de las compuertas lógicas
- Construcción de circuitos para comprobar las funciones lógicas utilizando las familias lógicas
- Construcción de los siguientes circuitos combinacionales utilizando lógica SSI:
  - a. Sumador
  - b. Restador
  - c. Comparador
  - d. Complemento
  - e. multiplicador
- Construcción de circuitos combinacionales utilizando HDL
  - a. circuitos aritméticos
  - b. multiplexores
  - c. Directo
  - d. Una variable residual
  - e. Dos variable residual
  - f. demultiplexores
  - g. decodificadores
  - h. codificadores
  - i. display's
- Construcción de circuitos secuenciales asíncronos utilizando HDL
  - a. flip-flop
    - R-S
    - T
    - D
    - J-K
  - b. contadores